Referências de onde foram consultados os códigos usados nesse projeto:

FPGA / VHDL

As referências para os códigos usados no projeto da FPGA Cyclone IV com a placa DE0-Nano da Terasic foram extraídos de diversos lugares, como por exemplo o controlador do conversor AD [link](http://www.ti.com/lit/ds/symlink/adc128s022.pdf) da placa:

<http://surf-vhdl.com/how-to-connect-serial-adc-fpga/>

No link acima podemos encontrar uma explicação sucinta de como o Conversor AD se comporta.